BEST AVAILABLE COPY

CLIPPEDIMAGE= JP354043470A

PAT-NO: JP354043470A

DOCUMENT-IDENTIFIER: JP 54043470 A

TITLE: MANUFACTURE OF SEMICONDUCTOR DEVICE

PUBN-DATE: April 6, 1979

INVENTOR-INFORMATION:

NAME

IMAI, MITSURU

ASSIGNEE-INFORMATION:

NAME

NEC CORP

COUNTRY

N/A

APPL-NO: JP52110109

APPL-DATE: September 12, 1977

INT-CL (IPC): H01L021/56; B29G003/00

US-CL-CURRENT: 29/827

ABSTRACT:

PURPOSE: To carry out the resin sealing with no occurrence of the

flash by

keeping the lead frame pressure mold part at a higher temperature

than the mold

part.

CONSTITUTION: Thin Teflon heat insulator 4 is provided between

metal mold 6/7

and the tie-bar pressure mold 10/11 of the lead frame, and heater

installed to mold 10 and 11. Mold 10 and 11 are kept under about 185°C,

and mold 6 and 7 are kept under about 160° C respectively.

Under these

conditions, the resin sealing is carried out, so the resin overflown from the

resin dam can be prevented from being hardened immediately to cause the flash.

COPYRIGHT: (C) 1979, JPO&Japio

# BEST AVAILABLE COPY

(9日本国特許庁(JP)

①特許出願公開

## ⑩公開特許公報 (A)

昭54—43470

⑤Int. Cl.²H 01 L 21/56B 29 G 3/00

**1**2

識別記号

**10**日本分類 199(5) C 22 25(5) C 2

7738—5F

庁内整理番号 ④公開 昭和54年(1979)4月6日

7/38—5 F 6704—4 F 発明

発明の数 1 審査請求 未請求

(全 3 頁)

## 知半導体装置の製造方法

20特

願 昭52-110109

22出

图52(1977)9月12日

@発 明 者 今井充

東京都港区芝五丁目33番1号 日本電気株式会社内

⑪出 願 人 日本電気株式会社

東京都港区芝五丁目33番1号

⑩代 理 人 弁理士 内原晋

#### 明 編 書

i. 発明の名称

半導体装置の製造方法

2. 特許請求の範囲

機能對止型半導体装置の製造方法において、金型をリードフレーム押え型部とモールド型部とに分ち、リードフレーム押え型部の温度をモールド型部よりも高週に保つて機能封止することを特象とする半導体装置の製造方法。

3. 発明の詳細な説明

本発明はトランスフアモールドを行なつて封止 する半導体装置の製造方法に関するものである。 一般に、トランスフアーモールドで封止する半 導体装置は次のようにして製造される。

第1図は供輸却止するマウント、配線費リードフレームの斜視図、第2図は第1図のリードフレームを金型でクランブしたときの断面図である。

まず、半導体素子1をリードフレーム3にダイマウンとし、金属細糖2を素子のパッド5から外部リードへ配線したリードフレームを準備する。

スフアモールド金型7に搭置し、上下金型6,7 でこれらのリードフレームをクランブし、この金 型の所定のキヤヒテイに樹脂を圧入して半導体集 子1、金銭細線2、内心リードを樹脂割止する。

とのリードフレームを予め温めておいたトラン

一般に、トランスファモールドに用いられる熱 硬化性樹脂は金型の温度により増融粘度、硬化時 間が著しく異なる。

第3 図は熱硬化性樹脂の熔融粘度等性図である。 横軸に時間 1 をとり縦軸に横脂の熔融粘度 7 を とつている。ある時間 5 から温度 1 8 5 ℃で加熱 し始めると、樹脂は軟化し始めて粘度が下り、 1 で粘度が吸小となり、 1 を過ぎると熱硬化が始まり 1 で固化する。同様に温度 1 6 5 ℃で加熱 すると軟化し 1 になると固化する。金型の温度 が高過ぎると硬化までの時間が短かいため熔融中 に含んだ空気の脱痕がすすまず、熔融粘度が低す 10

15

20

ぎるので内部金属細糖の配糖が流れて変形しやす い。逆に金型強度が低すぎると、硬化が遵くて作 東性に乏しく、熔融粘度が高過ぎるので内部配静 が流れて変形しやすい。適性な金型温度を選ぶと とれらの問題は役ぼ解析する。通常金型の温度設 定は165℃~175℃が最も望ましい。しかし 適性な温度を悪んで全型からの樹脂もれの問題が あり、これが次工程の外部リードの場メツキを狙 害する。即ち、第1回の点線9は樹脂到止される 領域の境界線であるが、この線から樹脂8がはみ 出し、外部リード表面を汚す。鍋メツキする前に は外部リードの表面を物理的にも化学的にも消浄 にする必要がある。はみ出した樹脂を除去し、外 輝リードを清浄にする万法として、サンド ブラス ごり法、ペーパ、ナイフで削り取る方法があるが、 サンドプラスト法はこれを行なりとはみ出した樹 脂を取り除くばかりでなく、リード表面を著しく 傷つけ、メッキの密着性及び半田付性を大きく阻 **当する欠点がある。またペーパ、ナイフ法はその** 作業性が懸めて悪いという問題がある。

このはみ出し樹脂の防止のため、モールド金型の加圧力を強める方法があるが、このはみ出しを少なくできるが完全に防止できない。それは、皆 通とれらを割止する際何枚ものリードフレームを 一度に行なりが各々のリードフレームには厚みのばらつきがあるので、上下金型とリードフレームの間には隙間ができるからである。

本発明は上配欠点を除去し、物脂モールド工程 における物脂はみ出し。(ばり)の発生がない。 樹脂對止型半導体装置の製造方法を提供するもの である。



本発明は、樹脂對止型半導体装置の製造方法において、金型をリードフレーム押え塑節とモールド型節とに分ち、リードフレーム押え型節の温度をモールド型節よりも高温に保つて樹脂封止することを解放とする。

15

20

10

15

次に、本発明を実施例により説明する。

第4図は本発明の1実施例を説明する断面図で ある。

モールド金型6、7にはそれぞれヒータ12が 設置される。この金型6、7とリードフレームの タイパー御押え型10、11との間薄いテフロン の断熱材14を設ける。この型10、11にはそ れぞれヒータ13が設けられる。このように全型 を分けて別々のヒータで加熱すると金型温度を変 えることができる。

今、タイパー師押名型10,11の態度を185~200℃に保ち、モールド金型6,7を160~175℃に保つて、樹脂封止作業を行うと、樹脂止め断からはみ出してきた樹脂は頂ちに硬化し、結果として樹脂はりにならない。しかも金匙のキャピテイ、ランナ部は従来の封止条件と変らないので細糖変形も起らず、封入モールドの外観状態を損なわず、従来以上の品質の製品が得られる。

本発明によつて製造した樹脂封止型半導体装置は、ばりがないので、メッキ前処理としてのばり

験去を必要としないので、化学的表面処理のみで 鶴メツキできる。従つて、作業工程を減らすこと ができ、安価な半導体装置を得ることができる。

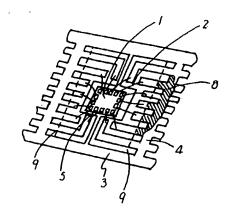
### 4. 図面の簡単な説明

第1図は樹脂對止するマウント、配線所リードフレームの新視図、第2図は第1図のリードフレームを全型でクランプしたときの断面図、第3図は熱硬化性樹脂の熔融粘度特性図、第4図は本発明の1実施例を説明する断面図である。

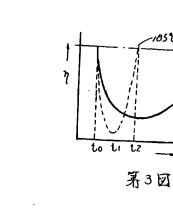
1 ……半導体素子、2 ……金廣細線、3 ……リートフレーム、4 ……タイパー、5 ……パッド、6 ……上ゆ金型、7 ……下単金型、8 ……はみ出し樹脂、9 ……樹脂割止する領域の境界線、10,10 ……タイパー即押え型、12,13 ……ヒータ、14 ……テフロン断熱材。

**原 署** 

代理人 弁理士 内 原

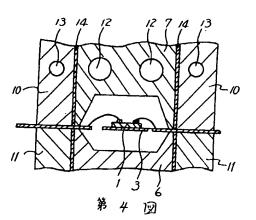


第1团





第2团



特別昭54— 43470(3) 固相機